|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | 曲 阜 师 范 大 学 教 学 日 历 2015--2016 学年第 一 学期 | | | | | | | | | | | | | |  |
|  | 开课单位\_信息科学与工程学院\_\_\_\_\_\_\_任课教师单位\_信息科学与工程学院\_\_\_课程名称:\_\_\_DSP\_\_ 课程性质\_\_\_专业课\_\_\_ | | | | | | | | | | | | | | |
|  | 任课教师：\_\_肖玉文\_\_职称：\_\_讲师\_\_\_授课专业\_\_\_电子信息科学与技术\_\_\_\_\_年级\_\_13级1班\_\_\_人数\_54\_本学期行课周数：\_\_18\_\_\_周学时\_3\_ | | | | | | | | | | | | | | |
|  | 课程总学时\_\_54\_\_\_本学期学时\_54\_讲授使用课时\_\_54\_\_实验（练习、实习见习、课堂讨论、测验或其他）使用课时\_\_16 \_\_填表日期：\_\_2015.9.6\_ | | | | | | | | | | | | | | |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  | 周次 | 日期 | 节次 | 课堂讲授 | | | | | 实验（练习、实习见习、课堂讨论、社会实践或其他） | | 备注 |  |  |  |  |
|  | 讲授内容 | | | 教学方式方法手段 | 时数 | 题目或内容 | 时数 |  |  |  |  |
|  | 1 | 8.31-9.4 | 周一（5-7） | DSP系统概述 | | |  | 3 |  |  | 教材：《DSP原理及应用》 2012年1月 修订本 邹炎 编著 电子工业出版社 |  |  |  |  |
|  | 2 | 9.7-9.11 | 周一（5-7） | DSP的硬件结构 | | |  | 3 |  |  |  |  |  |  |  |
|  | 3 | 9.14-9.18 | 周一（5-7） | COU及存储空间等 | | |  | 3 |  |  |  |  |  |  |  |
|  | 4 | 9.21-9.25 | 周一（5-7） | DSP的系统控制及总线 | | |  | 3 |  |  |  |  |  |  |  |
|  | 5 | 9.28-10.2 | 周一（5-7） | 指令系统的寻址方式 | | |  | 3 |  |  |  |  |  |  |  |
|  | 6 | 10.5-10.9 | 周一（5-7） | 指令表达方式 | | |  | 3 |  |  |  |  |  |  |  |
|  | 7 | 10.12-10.16 | 周一（5-7） | 指令系统的语句功能介绍 | | |  | 3 |  |  |  |  |  |  |  |
|  | 8 | 10.19-10.23 | 周一（5-7） | 汇编语言的开发概述 | | |  | 3 |  |  |  |  |  |  |  |
|  | 9 | 10.26-10.30 | 周一（5-7） | 原程序的汇编 | | |  | 3 |  |  |  |  |  |  |  |
|  | 10 | 11.2-11.6 | 周一（5-7） | 链接器的使用 | | |  | 3 |  |  |  |  |  |  |  |
|  | 11 | 11.9-11.13 | 周一（5-7） | 汇编语言的程序格式等以及堆栈的概念 | | |  | 3 |  |  |  |  |  |  |  |
|  | 12 | 11.16-11.20 | 周一（5-7） | 控制程序以及算术逻辑程序 | | |  | 3 |  |  |  |  |  |  |  |
|  | 13 | 11.23-11.27 | 周一（5-7） | 重复操作程序以及数据块传送程序 | | |  | 3 |  |  |  |  |  |  |  |
|  | 14 | 11.30-12.4 | 周一（5-7） | 应用程序设计1 | | |  | 3 |  |  |  |  |  |  |  |
|  | 15 | 12.7-12.11 | 周一（5-7） | 应用程序设计2、应用程序设计3 | | |  | 3 |  |  |  |  |  |  |  |
|  | 16 | 12.14-12.18 | 周一（5-7） | DSP的主机接口、串行口及中断系统 | | |  | 3 |  |  |  |  |  |  |  |
|  | 17 | 12.21-12.25 | 周一（5-7） | C54的硬件系统设计概述以及电平转换，A/D以及D/A转换器接口技术 | | |  | 3 |  |  |  |  |  |  |  |
|  | 18 | 12.28-1.1 | 周一（5-7） | DSP集成环境CCS概述 | |  |  | 3 |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  | 说明：1、开课单位为课程所属单位，可填多个单位。公共课（必修、选修）填“全校”； 2、备注：填写本学期课程讲授期间的答疑、考查、作业内容及有关教学活动地点等 | | | | | | | | | | |  |  |  |  |
|  |  | | | | | | | | | |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |