|  |  |
| --- | --- |
|  |  曲 阜 师 范 大 学 教 学 日 历 2015--2016 学年第 一 学期  |
|  | 开课单位\_信息科学与工程\_\_\_任课教师单位\_信息科学与工程学院\_\_\_课程名称:\_\_\_数字电路\_\_ 课程性质\_\_\_专业基础课\_\_  |
|  | 任课教师：\_\_王娟\_\_职称：\_\_副教授\_\_\_授课专业\_\_\_电子信息科学与技术\_年级\_\_15(2班）\_\_\_人数\_52 本学期行课周数：\_13\_周学时\_4\_ |
|  | 课程总学时\_72\_\_本学期学时 72 讲授使用课时\_\_52\_\_实验（练习、实习见习、课堂讨论、测验或其他）使用课时\_20\_\_填表日期：\_\_2015.9.6\_ |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  | 周次 | 日期 |  节次 | 课堂讲授 | 实验（练习、实习见习、课堂讨论、社会实践或其他） | 备注 |
|  | 讲授内容 | 教学方式方法手段 | 时数 |  题目或内容  | 时数 |
|  | 6 | 10.5-10.11 | 1、2&5、6 | 第一章 数制和码制 | 　 | 4 | 　 | 　 | 　 |
|  | 7 | 10.12-10.18 | 1、2&5、6 | 2.1概述-2.5 逻辑函数及其表示方法 | 　 | 4 | 　 | 　 | 　 |
|  | 8 | 10.19-10.25 | 1、2&5、6 | 2.6逻辑函数的化简-2.7 具有无关项的逻辑函数及其化简  | 　 | 4 | 　 | 　 | 　 |
|  | 9 | 10.26-11.1 | 1、2&5、6 | 第三章 门电路 习题课  | 　 | 4 | 　 | 　 | 　 |
|  | 10 | 11.2-11.8 | 1、2&5、6 | 4.1概述-4.3若干常用的组合逻辑电路 | 　 | 4 | 常用仪器及基本芯片 | 2.4 | 　 |
|  | 11 | 11.9-11.15 | 1、2&5、6 | 4.3若干常用的组合逻辑电路-4.4组合逻辑电路中的竞争冒险现象 | 　 | 4 | 组合逻辑电路分析 | 2.4 | 　 |
|  | 12 | 11.16-11.22 | 1、2&5、6 | 习题课 5.1概述-5.3电平触发的触发器 | 　 | 4 | 组合逻辑电路设计 | 2.4 | 　 |
|  | 13 | 11.23-11.29 | 1、2&5、6 | 5.4脉冲触发的触发器-5.6 触发器的逻辑功能及其描述 | 　 | 　 | 4 | 集成电路的应用 | 2.4 | 　 |
|  | 14 | 11.30-12.6 | 1、2&5、6 | 6.1概述-6.3若干常用的时序逻辑电路 | 　 | 　 | 4 | 　 | 　 | 　 |
|  | 15 | 12.7-12.13 | 1、2&5、6 | 6.3.2 计数器 | 　 | 　 | 4 | 时序逻辑电路设计 | 2.4 | 　 |
|  | 16 | 12.14-12.20 | 1、2&5、6 | 6.4时序逻辑电路的设计方法 7.1概述-7.3随机存储器 | 　 | 　 | 4 | 计数器（1） | 2.4 | 　 |
|  | 17 | 12.21-12.27 | 1、2&5、6 | 7.4 存储器容量的扩展 习题课 | 　 | 　 | 4 | 计数器（2） | 2.4 | 　 |
|  | 18 | 12.28-1.3 | 1、2&5、6 | 第十章脉冲波形的产生和整形  | 　 | 　 | 4 | 555定时器 | 2.4 | 　 |
|  | 说明：1、开课单位为课程所属单位，可填多个单位。公共课（必修、选修）填“全校”； 2、备注：填写本学期课程讲授期间的答疑、考查、作业内容及有关教学活动地点等 |
|  |   |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |